



UNIVERSITA DEGLI STUDI DI FOGGIA

Dipartimento di Agraria

Cdl in Ingegneria dei Sistemi Logistici per l'Agroalimentare

Corso integrato di Sistemi di Elaborazione

Modulo I

Prof. Crescenzo Gallo

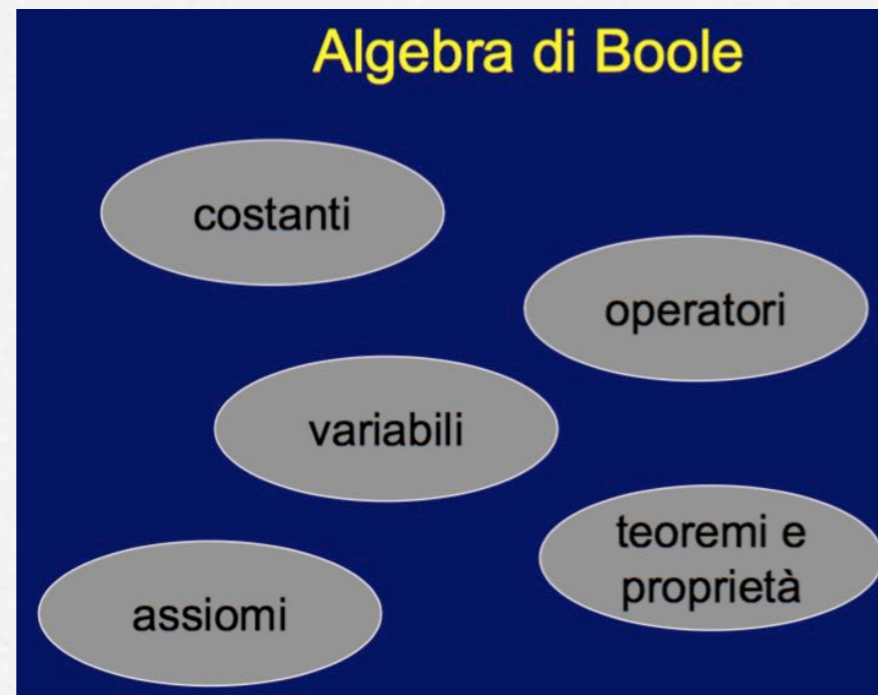
crescenzo.gallo@unifg.it

L'Algebra di Boole

Valori di verità e operatori

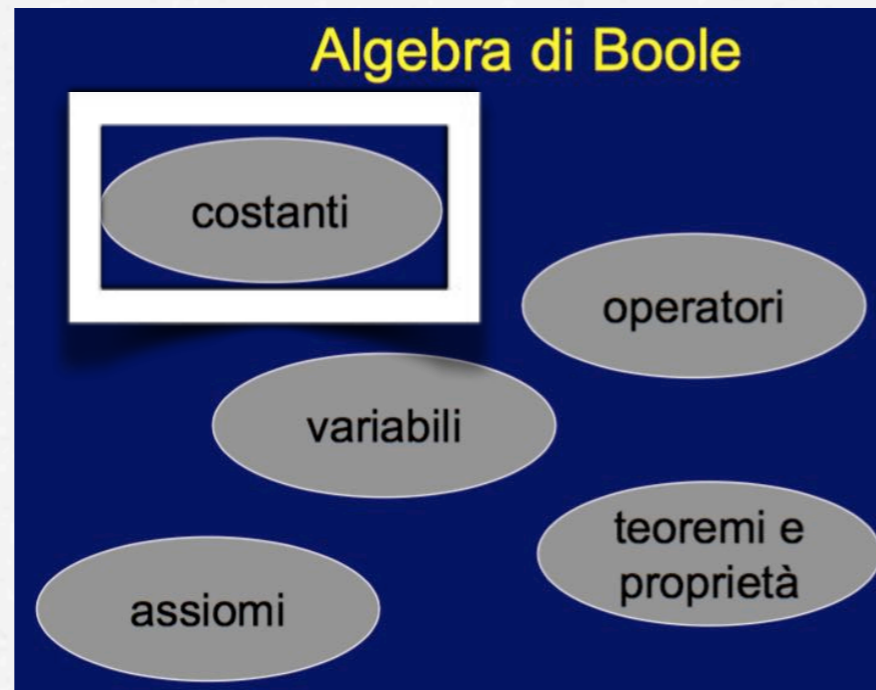
Algebra booleana

- Valori: FALSE(=0); TRUE(=1); operatori: NOT, AND, OR
- Applicazioni:
 - analisi dei circuiti digitali (descrizione del funzionamento in modo economico);
 - sintesi (progettazione) dei circuiti digitali (data una certa funzione logica, svilupparne una implementazione efficiente).



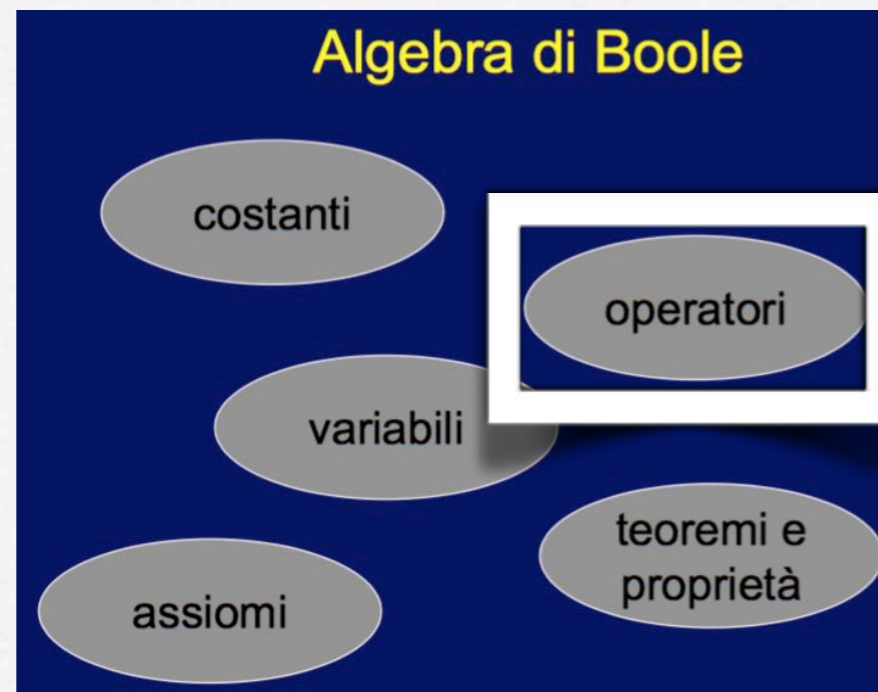
Costanti

- L'algebra di Boole si basa su due soli valori, normalmente indicati con 0 (FALSO) ed 1 (VERO).
- Sono anche detti “valori logici”, e corrispondono ai valori che possono assumere i bit.



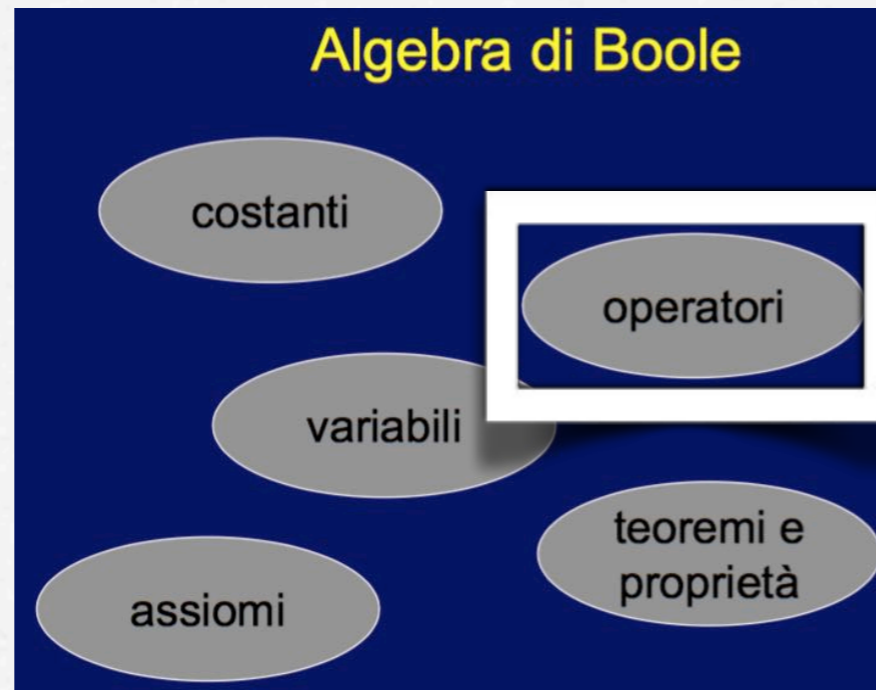
Operatori

- Sono definiti da tabelle che esaustivamente ne descrivono il comportamento (il numero di combinazioni di valori di ingresso è finito)
- Le tabelle vengono dette “tavole di verità”
- Spesso si utilizzano anche descrizioni di tipo funzionale



Operatori

- Si possono utilizzare diverse notazioni:
 - porte logiche (corrispondono ai dispositivi elettronici che svolgono la funzione dell'operatore);
 - notazione algebrica;
 - tavole di verità;
 - mappe di Karnaugh.



Operatore NOT

$$U = \bar{A}$$

$$U = \text{NOT } A$$

$$U = A'$$

$$U = \neg A$$

A	U
0	1
1	0

A	0	1
	1	0



Operatore AND

$$U = AB$$

$$U = A \cdot B$$

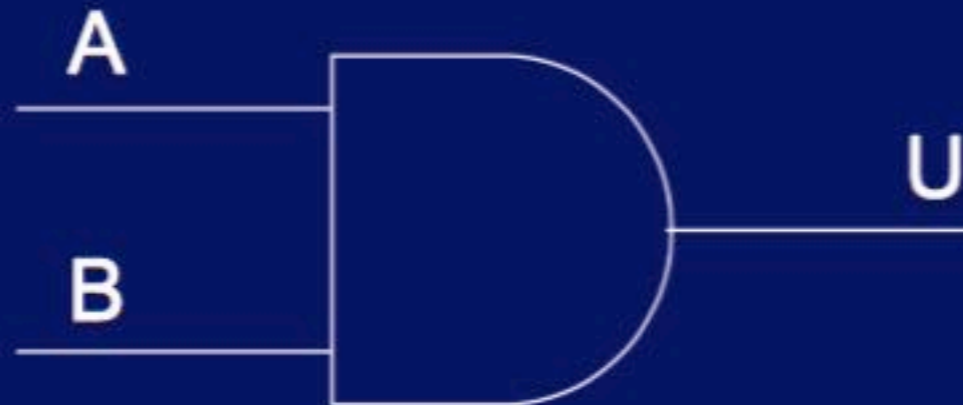
$$U = A \text{ AND } B$$

$$U = A \wedge B$$

$A \cdot B = 0$ se almeno un ingresso vale 0
 $A \cdot B = 1$ se entrambi gli ingressi valgono 1

	A	0	1
B	0	0	0
	1	0	1

A	B	U
0	0	0
0	1	0
1	0	0
1	1	1



Operatore OR

$$U = A + B$$

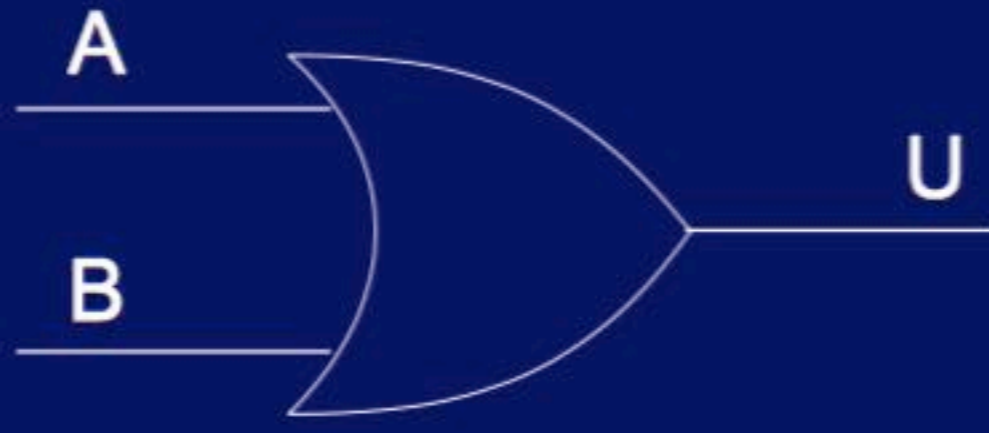
$$U = A \text{ OR } B$$

$$U = A \vee B$$

$A+B = 1$ se almeno
 un ingresso vale 1
 $A+B = 0$ se entrambi
 gli ingressi valgono 0

	A	
B	0	1
0	0	1
1	1	1

A	B	U
0	0	0
0	1	1
1	0	1
1	1	1



Priorità degli operatori

❖ Priorità

- In assenza di parentesi, AND ha la priorità sull'OR ed il NOT su entrambi:

NOT → AND → OR

❖ Esempi:

$$A \text{ OR } B \text{ AND } C = A + B \cdot C = A + (B \cdot C)$$

$$\text{NOT } A \text{ AND } C = \text{NOT } A \cdot C = (\text{NOT } A) \cdot C = \bar{A} \cdot C$$

Dualità e postulati

❖ Principio di dualità

se un'espressione booleana è vera, lo è anche la sua **duale**

il DUALE di un'espressione booleana si ottiene:

➤ scambiando **AND** con **OR**

(**OR**→**AND** , **AND**→**OR**)

➤ scambiando **TRUE (1)** con **FALSE (0)**

(**0**→**1** , **1**→**0**)

❖ **Postulati**

➤ Le proprietà **commutativa**, **distributiva**, **identità**, **inverso** sono postulati: assunti veri per definizione.

➤ Le altre proprietà sono teoremi dimostrabili.

Proprietà degli operatori

- Identità
- Elemento 0
- Idempotenza
- Inverso
- Commutativa
- Associativa

Distributiva
I assorbimento
II assorbimento

- De Morgan

AND

$$1 \cdot x = x$$

$$0 \cdot x = 0$$

$$x \cdot x = x$$

$$x \cdot \sim x = 0$$

$$x \cdot y = y \cdot x$$

$$(x \cdot y) \cdot z = x \cdot (y \cdot z)$$

AND rispetto a OR

$$x \cdot (y + z) = x \cdot y + x \cdot z$$

$$x \cdot (x + y) = x$$

$$x \cdot (\sim x + y) = xy$$

$$\overline{(xy)} = \bar{x} + \bar{y}$$

OR (duale)

$$0 + x = x$$

$$1 + x = 1$$

$$x + x = x$$

$$x + \sim x = 1$$

$$x + y = y + x$$

$$(x + y) + z = x + (y + z)$$

OR rispetto a AND

$$x + y \cdot z = (x + z) \cdot (x + y)$$

$$x + x \cdot y = x$$

$$x + \sim x \cdot y = x + y$$

$$\overline{(x + y)} = \bar{x} \cdot \bar{y}$$

Operatore NAND

$$U = \overline{AB}$$

$$U = \overline{A \cdot B}$$

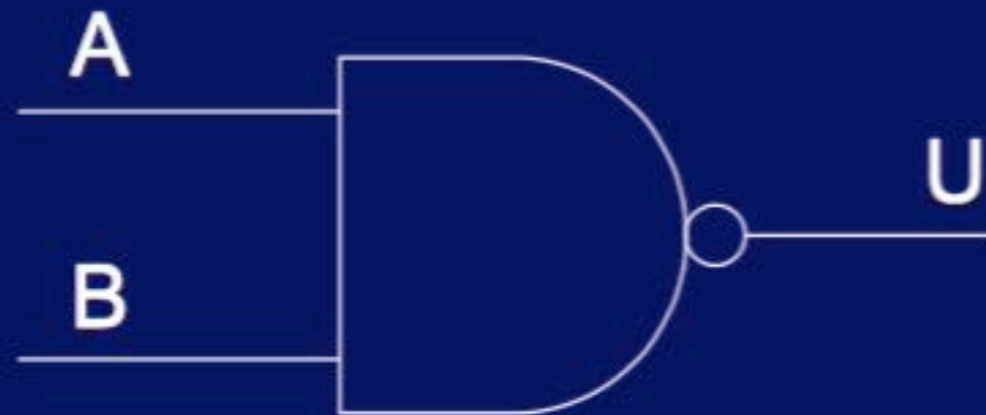
$$U = A \text{ NAND } B$$

$$U = \neg (A \cdot B)$$

ecc.

	A	0	1
B	0	1	1
	1	1	0

A	B	U
0	0	1
0	1	1
1	0	1
1	1	0



Operatore NOR

$$U = \overline{A+B}$$

$$U = A \text{ NOR } B$$

$$U = \neg (A+B)$$

ecc.

A	B	U
0	0	1
0	1	0
1	0	0
1	1	0

B \ A	0	1
0	1	0
1	0	0



Operatore XOR

$$U = A \oplus B$$

$$U = A \text{ XOR } B$$

mappa a scacchiera

		A	
		0	1
B	0	0	1
	1	1	0

A	B	U
0	0	0
0	1	1
1	0	1
1	1	0



Operatore XOR

$$A \oplus B = \bar{A}B + A\bar{B}$$

Tre possibili descrizioni funzionali:

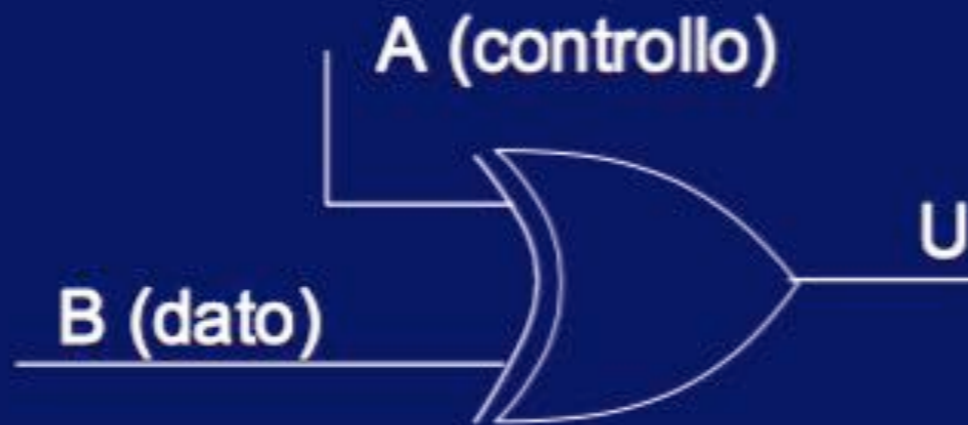
1. complementare pilotato
2. comparatore
3. generatore di parità

Operatore XOR

$$A \oplus B = A\bar{B} + \bar{A}B \text{ (complementatore pilotato)}$$

se $A = 0 \rightarrow U = B$

se $A = 1 \rightarrow U = \bar{B}$



Operatore XOR

$$A \oplus B = A\bar{B} + \bar{A}B \text{ (comparatore)}$$

se $A = B \rightarrow U = 0$

se $A \neq B \rightarrow U = 1$

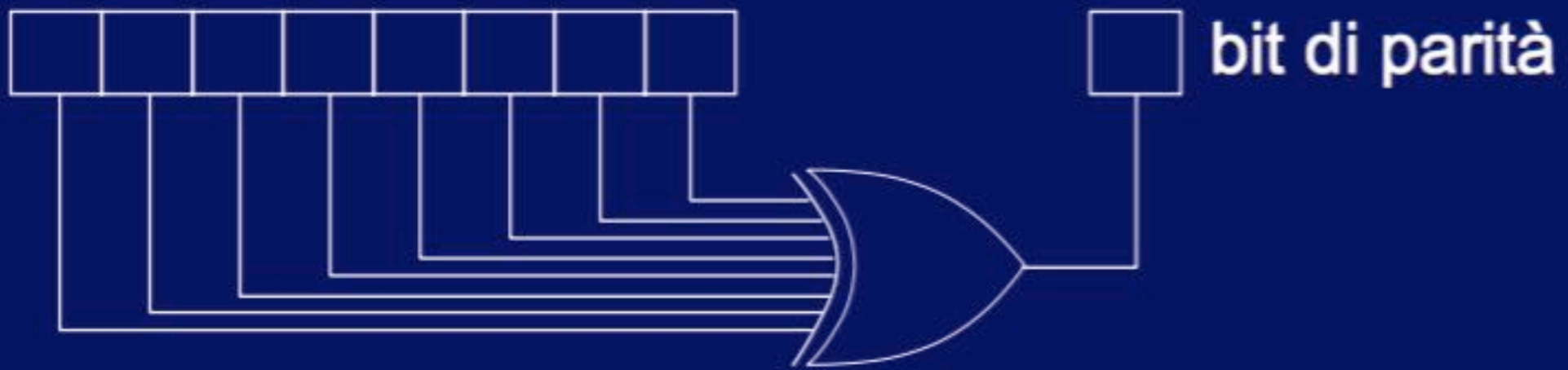


Operatore XOR

$$A \oplus B = AB + \bar{A}\bar{B} \text{ (generatore di parità)}$$

$A_1 \oplus A_2 \oplus \dots \oplus A_n = 1$
 se e solo se il numero di
 ingressi a 1 è dispari

		AB			
		00	01	11	10
C	0	0	1	0	1
	1	1	0	1	0



Porte logiche

Porte universali

Quale è il numero minimo di porte con cui è possibile implementare tutte le altre?

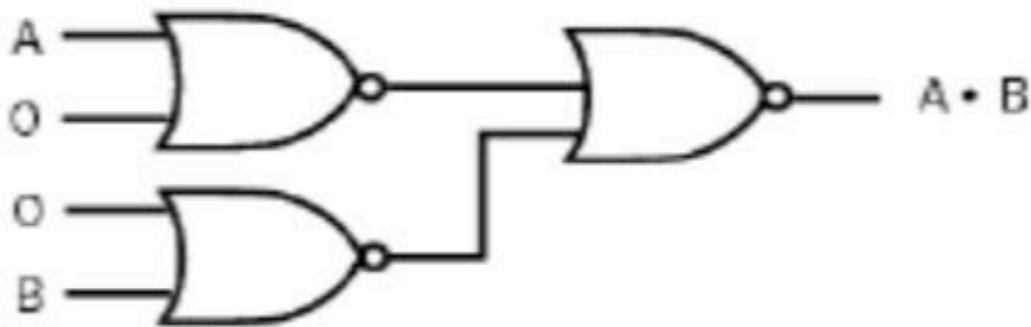
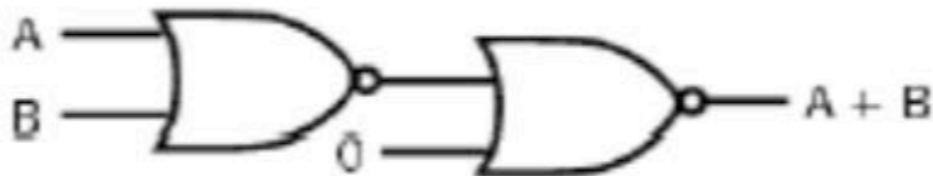
- ❖ Con la legge di De-Morgan riusciamo a passare da 3 a 2:
 - con NOT e AND si ottiene OR:

$$\text{NOT}(\text{NOT}(\text{A}) \text{ AND } \text{NOT}(\text{B})) = \text{A OR B}$$

- ❖ E' possibile usarne una sola?
 - Sì, ad esempio la porta **NAND** e la **NOR** che sono chiamate **porte universali**

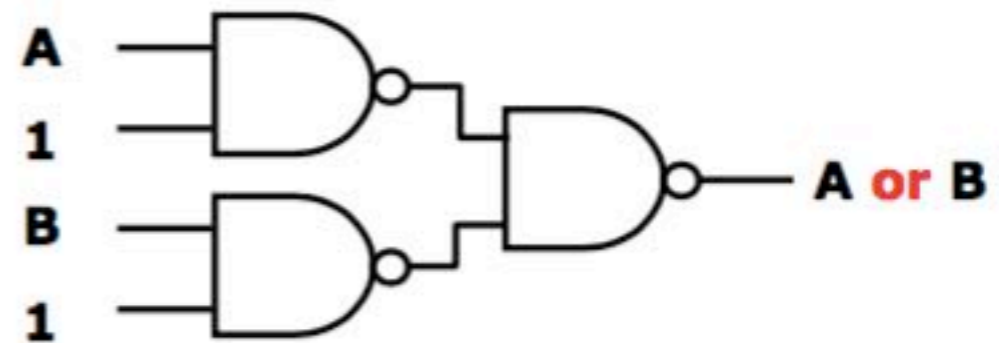
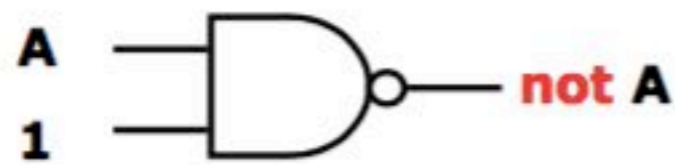
Porta universale NOR

$$\begin{aligned}
 \text{NOT } A &= 0 \text{ NOR } A = A \text{ NOR } A \\
 A \text{ OR } B &= (A \text{ NOR } B) \text{ NOR } 0 \\
 A \text{ AND } B &= (A \text{ NOR } 0) \text{ NOR } (B \text{ NOR } 0)
 \end{aligned}$$



Porta universale NAND

$$\begin{aligned}
 \text{NOT } A &= 1 \text{ NAND } A = A \text{ NAND } A \\
 A \text{ AND } B &= (A \text{ NAND } B) \text{ NAND } 1 \\
 A \text{ OR } B &= (A \text{ NAND } 1) \text{ NAND } (B \text{ NAND } 1)
 \end{aligned}$$



Sintesi di circuiti combinatori

Funzioni logiche

Esempio: $F(A, B, C) = A \cdot B + B \cdot \bar{C}$

3 variabili: $F = f(A, B, C) \rightarrow 2^3 = 8$ combinazioni possibili delle variabili

Circuito logico

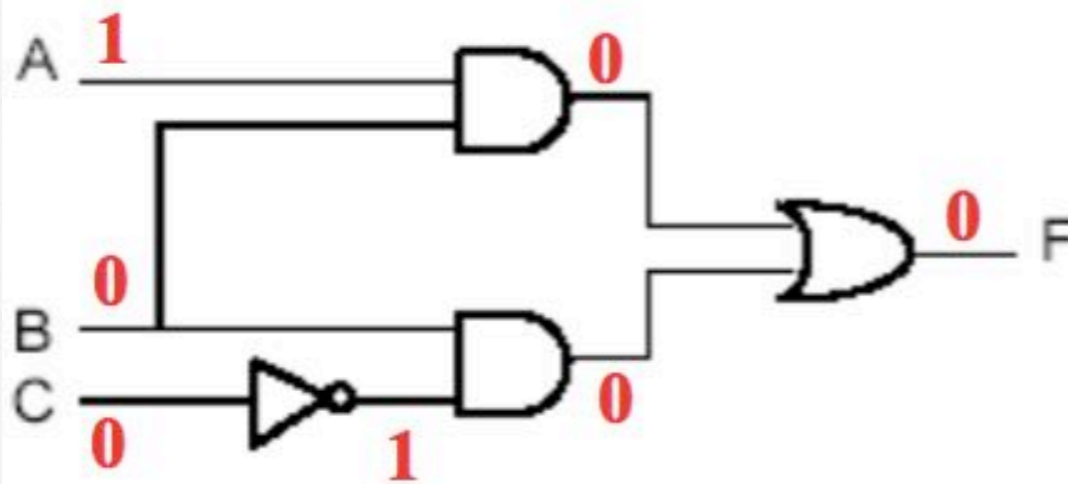


Tabella di verità

A	B	C	A · B	B · not C	F
0	0	0	0	0	0
0	0	1	0	0	0
0	1	0	0	1	1
0	1	1	0	0	0
1	0	0	0	0	0
1	0	1	0	0	0
1	1	0	1	1	1
1	1	1	1	0	1

*Data una funzione F ,
esistono infinite espressioni e infiniti circuiti,
ma una sola tabella di verità che la rappresenta.*

Sintesi di circuiti logici

Problema della sintesi (progetto) di circuiti combinatori:

*Come passare da tabella di verità
a espressione logica circuito digitale?*

Data la tabella di verità:

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1



F = 1 se e solo se:

A = 0 AND B = 1 AND C = 0

OR

A = 1 AND B = 1 AND C = 0

OR

A = 1 AND B = 1 AND C = 1

Sintesi di circuiti logici

$F = 1$ se e solo se:

$A = 0$ AND $B = 1$ AND $C = 0$

OR

$A = 1$ AND $B = 1$ AND $C = 0$

OR

$A = 1$ AND $B = 1$ AND $C = 1$



$F = 1$ se e solo se:

$(\bar{A} = 1 \text{ and } B = 1 \text{ and } \bar{C} = 1)$ or

$(A = 1 \text{ and } B = 1 \text{ and } \bar{C} = 1)$ or

$(A = 1 \text{ and } B = 1 \text{ and } C = 1)$



$F = 1$ se e solo se: $\bar{A}\bar{B}\bar{C} = 1$ or $AB\bar{C} = 1$ or $ABC = 1$

$F = 1$ se e solo se: $\bar{A}\bar{B}\bar{C} + AB\bar{C} + ABC = 1$

$$F = \bar{A}\bar{B}\bar{C} + AB\bar{C} + ABC$$

La I forma canonica

$$F = A \cdot B + B \cdot \bar{C} = \bar{A}B\bar{C} + AB\bar{C} + ABC$$

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

Implicante:

Prodotto delle variabili (in forma naturale o negata) per le quali la funzione vale 1

Mintermine m_j :

implicante che contiene tutte le n variabili della funzione (e.g. ABC).

Prima forma canonica (SoP): $F = \sum_{j=1}^Q m_j$, $Q \leq 2^n$

**Prima forma canonica (SoP) di F:
la somma logica dei suoi mintermini**

Somma di prodotti

Considero i MINTERMINI (casi in cui: **F = 1**)

- ❖ MINTERMINI: prodotti di tutte le variabili, con le variabili **NEGATE** se nella tabella di verità sono **0**, **NATURALI** se sono **1**

$$\text{Prima forma canonica (SoP): } F = \sum_{j=1}^Q m_j, \quad Q \leq 2^n$$

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

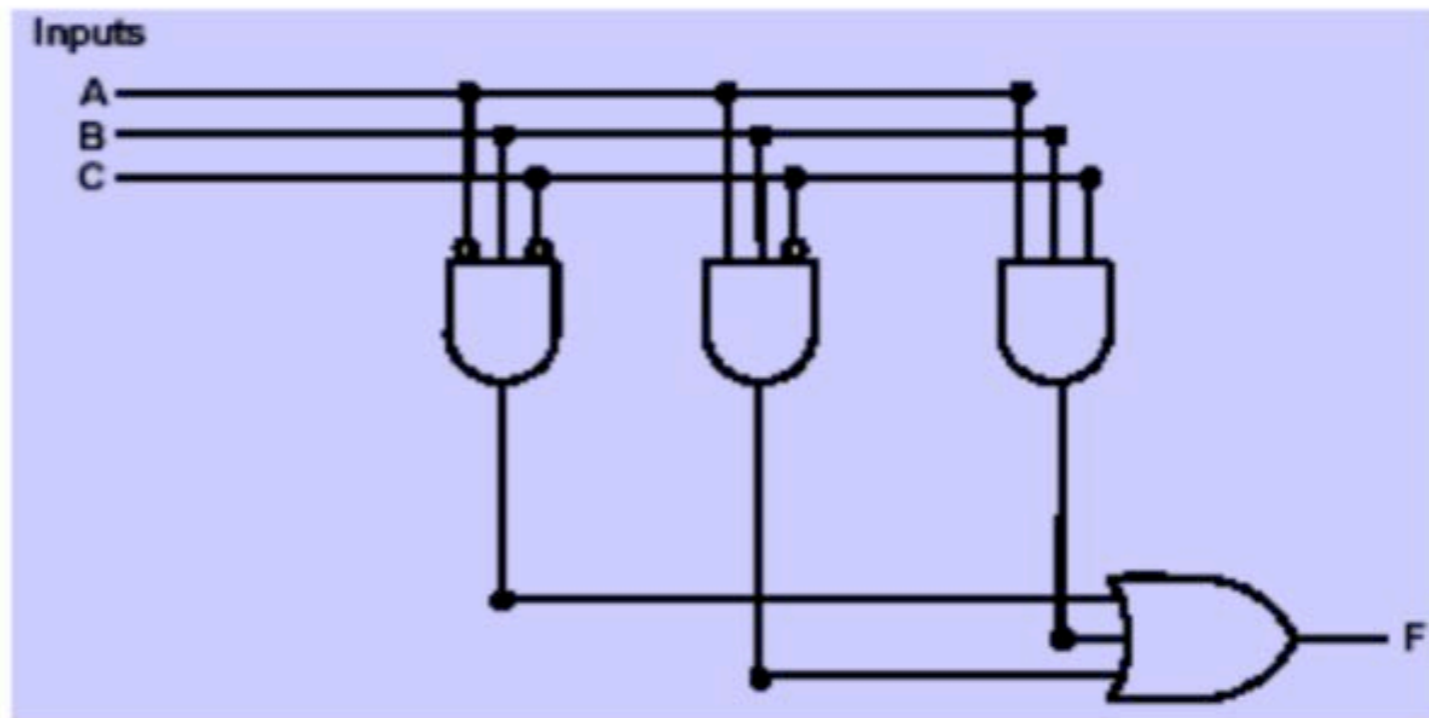
$$F = \bar{A}\bar{B}\bar{C} + A\bar{B}\bar{C} + ABC$$

I forma canonica: dall'espressione al circuito

$$F = \bar{A}\bar{B}\bar{C} + A\bar{B}\bar{C} + ABC$$

Circuito a **due stadi**:

1. **Stadio AND**: **Q porte AND a n ingressi**, una per ogni mintermine
2. **Stadio OR**: **1 porta OR a Q ingressi**



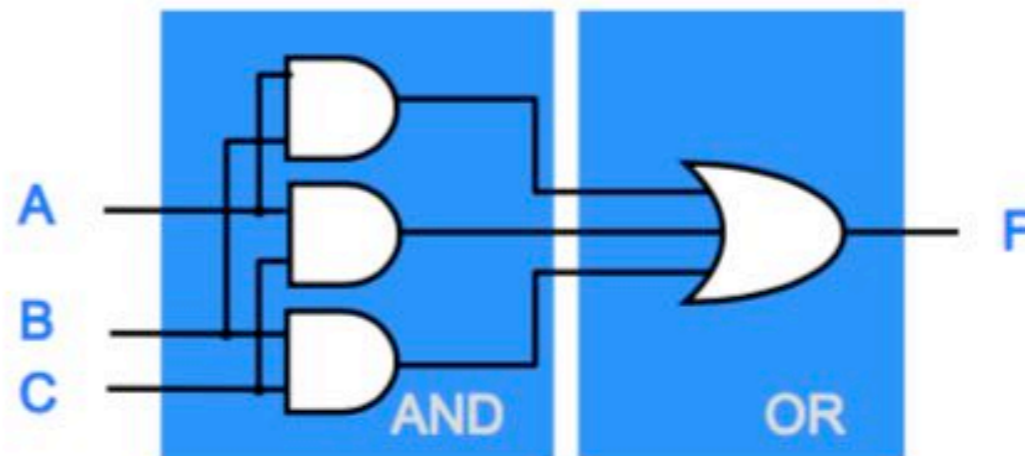
Esercizio: funzione maggioranza

Funzione logica di 3 variabili → 3 ingressi, 1 uscita

1. Costruzione **tabella di verità** o **espressione logica**
2. Trasformazione a forma SOP
3. Eventuale semplificazione

$$\begin{aligned}
 F(A,B,C) &= \bar{A}BC + A\bar{B}C + ABC\bar{C} + ABC = \\
 &= \bar{A}BC + A\bar{B}C + ABC\bar{C} + ABC + ABC + ABC = \\
 &= AB(C + \bar{C}) + AC(B + \bar{B}) + BC(A + \bar{A}) = \\
 &= AB + AC + BC
 \end{aligned}$$

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1	1	1	1



Il forma canonica

Seconda forma canonica di $F(A,B,C)$:

- ❖ Approccio **DUALE** rispetto alla I forma canonica:
considero i casi in cui: **$F = 0$**

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1



$F = 0$ se e solo se:

$A=0$ and $B=0$ and $C=0$

OR

$A=0$ and $B=0$ and $C=1$

OR

$A=0$ and $B=1$ and $C=1$

OR

$A=1$ and $B=0$ and $C=0$

OR

$A=1$ and $B=0$ and $C=1$

Sintesi della funzione logica

$F = 0$ se e solo se:

$A=0$ and $B=0$ and $C=0$ OR
 $A=0$ and $B=0$ and $C=1$ OR
 $A=0$ and $B=1$ and $C=1$ OR
 $A=1$ and $B=0$ and $C=0$ OR
 $A=1$ and $B=0$ and $C=1$



$F = 0$ se e solo se:

$(\bar{A} = 1 \text{ and } \bar{B} = 1 \text{ and } \bar{C} = 1)$ or
 $(\bar{A} = 1 \text{ and } \bar{B} = 1 \text{ and } C = 1)$ or
 $(\bar{A} = 1 \text{ and } B = 1 \text{ and } C = 1)$ or
 $(A = 1 \text{ and } \bar{B} = 1 \text{ and } \bar{C} = 1)$ or
 $(A = 1 \text{ and } \bar{B} = 1 \text{ and } C = 1)$



$F = 0$ se e solo se: $\bar{A}\bar{B}\bar{C} = 1$ or $\bar{A}\bar{B}C = 1$ or $\bar{A}B\bar{C} = 1$ or $A\bar{B}\bar{C} = 1$ or $A\bar{B}C = 1$

$F = 0$ se e solo se: $(\bar{A}\bar{B}\bar{C} + \bar{A}\bar{B}C + \bar{A}B\bar{C} + A\bar{B}\bar{C} + A\bar{B}C) = 1$

$$\bar{F} = \bar{A}\bar{B}\bar{C} + \bar{A}\bar{B}C + \bar{A}B\bar{C} + A\bar{B}\bar{C} + A\bar{B}C$$

Il forma canonica

Nuova definizione di **F**:

- ❖ Elenco dei termini per cui: **$F = 0 \rightarrow \sim F = 1$**

$$\bar{F} = \sum_{i=1}^W M_i, \quad W \leq 2^N$$

Maxtermine, M_j :

Prodotto di tutte le variabili di ingresso al quale corrisponde un valore di funzione $F = 0$

I forma can.: $F = \sum_{j=1}^Q m_j, \quad Q \leq 2^N \longrightarrow$

$$Q + W = 2^N$$

Il forma canonica

Esprimiamo F come: **somma di MAX-termini:**

$$F = A \cdot B + B \cdot \bar{C}$$

$$\bar{F} = \sum_{i=1}^W M_i$$

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

$$\bar{F} = \bar{A}\bar{B}\bar{C} + \bar{A}B\bar{C} + A\bar{B}\bar{C} + A\bar{B}C + A\bar{B}C$$



Il forma canonica: PoS

$$\bar{F} = \bar{A}\bar{B}\bar{C} + \bar{A}\bar{B}C + \bar{A}B\bar{C} + A\bar{B}\bar{C} + A\bar{B}C$$

- ❖ **Negando** entrambi i membri ed applicando il **II teorema di De Morgan** si ottiene:

$$\bar{\bar{F}} = F = (A + B + C)(A + B + \bar{C})(A + \bar{B} + \bar{C})(\bar{A} + B + C)(\bar{A} + B + \bar{C})$$

In generale:

$$\bar{F} = \sum_{i=1}^W M_i, \quad W \leq 2^N$$

Il Forma Canonica – PoS (Product of Sums):
Prodotto delle somme rappresentanti i
MAXtermini negati

$$\bar{\bar{F}} = F = \overline{\left(\sum_{i=1}^W M_i \right)} = (2^\circ \text{ Th. De Morgan}) = \prod_{i=1}^W \bar{M}_i$$

$$M_i = a \cdot b \cdot c \quad \longrightarrow \quad \bar{M}_i = \bar{a} + \bar{b} + \bar{c}$$

Somma di prodotti

❖ I termini-somma sono i casi in cui: **F = 0**

$$\overline{M}_i = 0 \longrightarrow F = 0, \quad \forall i = 1..N$$

A	B	C	F
0	0	0	0
0	0	1	0
0	1	0	1
0	1	1	0
1	0	0	0
1	0	1	0
1	1	0	1
1	1	1	1

F =

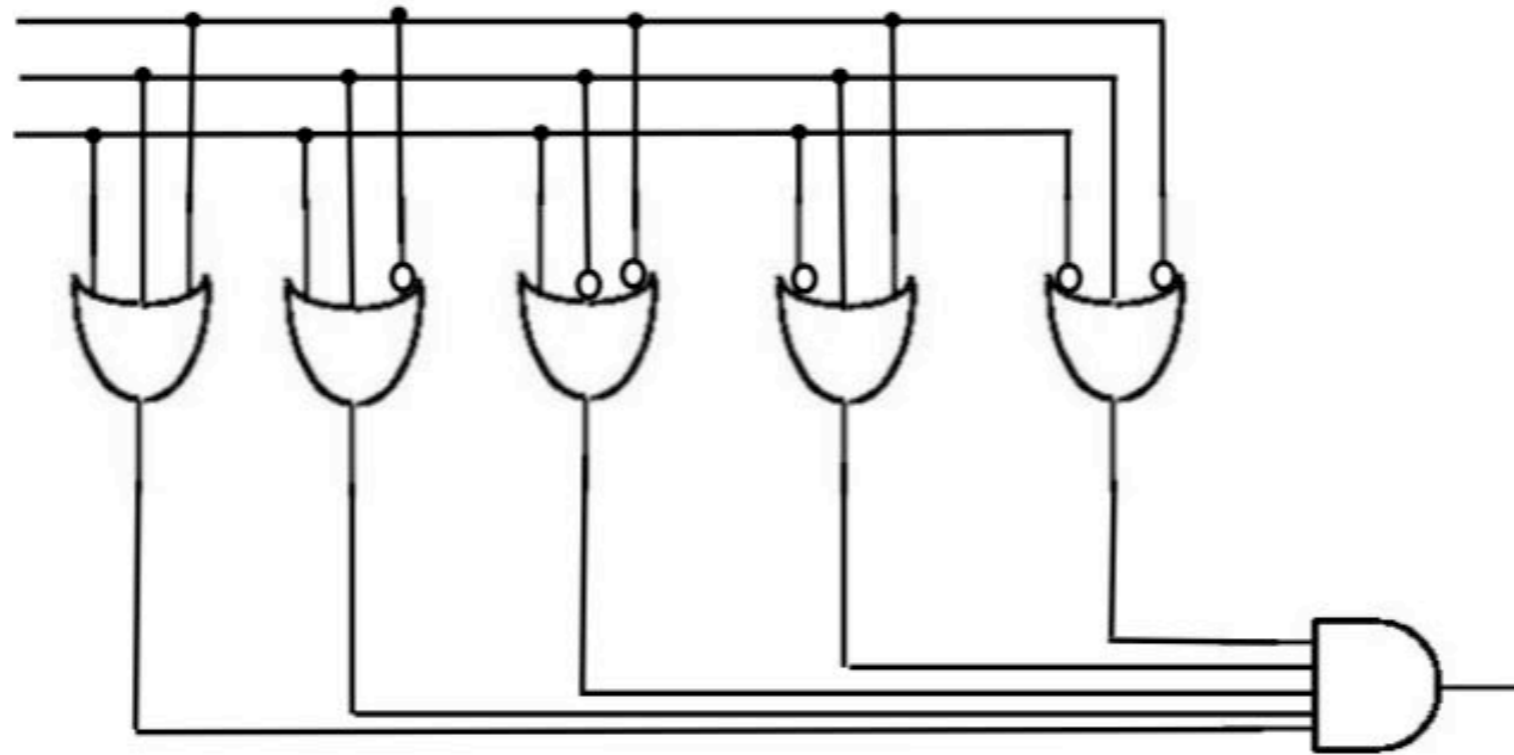
$$\begin{aligned}
 &= (A + B + C) \cdot \\
 &\cdot (A + B + \overline{C}) \cdot \\
 &\cdot (A + \overline{B} + \overline{C}) \cdot \\
 &\cdot (\overline{A} + B + C) \cdot \\
 &\cdot (\overline{A} + B + \overline{C})
 \end{aligned}$$

Circuito in II forma canonica: PoS

Circuito a **due stadi**:

1. **Stadio OR**: **W** porte **OR** a **n** ingressi, una per ogni MAXtermine
2. **Stadio AND**: **1** porta **AND** a **W** ingressi

$$F = (A + B + C)(A + B + \bar{C})(A + \bar{B} + \bar{C})(\bar{A} + B + C)(\bar{A} + B + \bar{C})$$



Valutazione di un circuito

Criteri di valutazione delle prestazioni:

Semplicità (area)

- numero di porte in totale

Velocità (tempo di commutazione)

- numero di porte attraversate

Soddisfazione di altri vincoli

- potenza dissipata,
- facilità di debug...